



DĂNUȚ BURDIA

Conferențiar dr. ing.

Departamentul de
Membru IEEE

[Telecomunicații și tehnologii informaționale](#)

Contact

[Email](#) | Pagina personală | Telefon: 0232 213737, int. 1642

Cursuri predate

[Analiza asistată de calculator a circuitelor electronice](#)

[Limbaje de descriere hardware](#)

[Proiectarea asistată de calculator a sistemelor digitale](#)

Instrumente și inginerie soft pentru microelectronică

[Proiectarea și verificarea cu HDL a circuitelor digitale](#)

Domenii de interes

Modelarea componentelor și circuitelor electronice

Proiectarea circuitelor VLSI în tehnologie CMOS

Limbaje de descriere hardware

Publicații selectate

- [1] D. Burdia, R. G. Bozorgnia, I. S. Cosma, "Some aspects of the design of a CMOS technology", *Proc. IEEE Circuits and Systems Society, Sofia, Bulgaria, vol. 24, pp. 103-108, 2003*
- [2] C. Ionascu, D. Burdia, "Design and implementation of a CMOS technology", *Proc. IEEE Circuits and Systems Society, Sofia, Bulgaria, vol. 24, pp. 103-108, 2003*
- [3] D. Burdia, G.S. Popea, "Proiectare asistată de calculator a circuitelor electronice", *Ed. Alina, Ploiești, București, 1999*
- [4] V.M. Cosma, M. Lozovici, "Supraconducting Circuits for Temperature Measurement", *Proc. IEEE Circuits and Systems Society, Sofia, Bulgaria, vol. 24, pp. 103-108, 2003*
- [5] V.M. Cosma, M. Lozovici, "Supraconducting Circuits for Temperature Measurement", *Proc. IEEE Circuits and Systems Society, Sofia, Bulgaria, vol. 24, pp. 103-108, 2003*

Alte activități

Membru al *IEEE Circuits and Systems Society*

{backbutton}