

Codul disciplinei DS602 TMPS

Numar credite 6

Specializarea

Tehnici moderne de prelucrare a semnalelor

Obiective

Asimilarea notiunilor specifice verificarii functionala a circuitelor integrate digitale: monitor, checker, tra

Descriptori

Verificare functionala, System Verilog, verificare condusa de acoperire (cov

Documente

[Fişa disciplinei](#) |

[Programa analitică](#)

Resurse Internet

Pagina cursului |

[Moodle](#)

Titular

Şef lucrări dr.ing.

[Tiberiu Teodorescu](#) (curs, aplicaţii)

```
{backbutton} -0000000 0 0!000000000 00
0000000000 0 00000 00000
000 000
0000 000
000
0000000 00
000 000000&00 0 000000000&00 0
000 !000000 00 000 0 000000000000000.0
0000000 00 0 00000
00000 000 00000000 000 000000 &00 0 00000000 000
000000 000 0000000
00
0000 0000 000000
000 0000 0000000000&00 0
000 !000000 00 000 .00
00 000 00 00000/000000000 0000000000
00.0
0000000 00 0000000000000 000&00
000 !00000000000.
```