



Curriculum vitae Europass

Inserați fotografia. (rubrică facultativă, vezi instrucțiunile)

Informații personale

Nume / Prenume

Țigăeru Liviu

Adresă(e)

Iași Romania

Telefon(oane)

Mobil: 0736328722

Fax(uri)

E-mail(uri)

ltigaeru@etti.tuiasi.ro

Naționalitate(-tăți)

Română

Data nașterii

21.10.1970

Sex

Masculin

Locul de muncă vizat / Domeniul ocupațional

Proiectare sisteme electronice digitale

Experiența profesională

Perioada

1996-prezent

Funcția sau postul ocupat

Cadru universitar

Activități și responsabilități principale

Activitati de predare cursuri/laboratoare:

Circuite VLSI Reconfigurabile (descriere Verilog/VHDL sisteme digitale, implementare sisteme digitale in tehnologii FPGA/CPLD);

Arhitecturi programabile SOC

Proiectarea circuitelor integrate pentru prelucrarea digitala a semnalelor

Dispozitive analogice si electronica analogica

Materiale, componente si circuite pasive

Activitati de cercetare stiintifica:

Autor a 26 articole stiintifice, 16 ca prim autor; 3 articole publicate in reviste cotate ISI (2 dintre ele ca prim autor);

membru in 7 granturi de cercetare; 1 ca director.

Domenii de cercetare:

Proiectarea sistemelor digitale;

Sisteme inteligente;

Sisteme digitale reconfigurabile;

Proiectarea de arhitecturi digitale pentru algoritmi inteligenti: rețele neuronale artificiale, sisteme fuzzy.

Arhitecturi in tehnologii CMOS pentru implementarea sistemelor bioinspirate;

Proiectare arhitecturi procesoare.

Numele și adresa angajatorului

Universitatea Gheorghe Asachi din Iasi, Facultatea de Electronica, Telecomunicatii si Tehnologia Informatiei

Tipul activității sau sectorul de activitate

Educatie

Educație și formare

Perioada

1998-2005

Calificarea / diploma obținută

Doctor in Electronica

Disciplinele principale studiate /
competențe profesionale dobândite

Titlul tezei de doctorat: Contributii la dezvoltarea dispozitivelor inteligente pentru controlul convertoarelor de putere

Competente dobandite: dezvoltarea de arhitecturi digitale/analogice pentru implementarea sistemelor inteligente

Numele și tipul instituției de învățământ
/ furnizorului de formare

Universitatea Gheorghe Asachi din Iasi, Facultatea de Electronica, Telecomunicatii si Tehnologia Informatiei

Pagina / - Curriculum vitae al
Nume Prenume

Pentru mai multe informații despre Europass accesați pagina: <http://europass.cedefop.europa.eu>
© Uniunea Europeană, 2002-2010 24082010

Perioada	1996-1997
Calificarea / diploma obținută	Master in Electronica
Disciplinele principale studiate / competențe profesionale dobândite	Titlul lucrării de dizertație: Proiectarea convertoarelor de putere de randament ridicat Competențe dobândite: proiectarea și analiza convertoarelor de putere
Numele și tipul instituției de învățământ / furnizorului de formare	Universitatea Gheorghe Asachi din Iași, Facultatea de Electronica, Telecomunicații și Tehnologia Informației
Perioada	1990-1996
Calificarea / diploma obținută	Studii de licență
Disciplinele principale studiate / competențe profesionale dobândite	Titlul lucrării de licență: Modelarea unui sistem de calcul paralel pe baza de transputere Competențe dobândite: modelare sisteme de calcul paralel
Numele și tipul instituției de învățământ / furnizorului de formare	Universitatea Gheorghe Asachi din Iași, Facultatea de Electronica, Telecomunicații și Tehnologia Informației

Aptitudini și competențe personale

Limba(i) maternă(e)	Româna
Limba(i) străină(e) cunoscută(e)	
Autoevaluare	
Nivel european (*)	
Engleză	
Franceză	

Înțelegere		Vorbire		Scriere	
Ascultare		Citire		Discurs oral	
Participare la conversație		Discurs oral		Exprimare scrisă	
B2	B2	B2	B1	B2	
A2	A2	A2	A1	A2	

(*) [Nivelul Cadrului European Comun de Referință Pentru Limbi Străine](#)

Competențe și abilități sociale	Lucru în echipă; comunicare cu membrii echipei
Competențe și aptitudini organizatorice	Membru în diferite colective de organizare a manifestărilor științifice; Coordonator proiecte studentesti
Competențe și aptitudini tehnice	Proiectare sisteme digitale: dezvoltare de arhitecturi de sisteme digitale; descriere în limbaje HDL, implementare în tehnologii FPGA/CPLD; Proiectare circuite analogice: proiectare în tehnologii CMOS și bipolare; Limbaje de proiectare sisteme electronice: Verilog, VHDL, SystemVerilog; Hspice Limbaje calcul/modelare sisteme: Matlab Limbaje de programare: Java, C, JavaScript, HTML5, CSS Medii de proiectare, verificare: ISE-Xilinx, Quartus – Altera, ActiveHDL, Modelsim, Orcad Tehnologii de implementare: FPGA/CPLD, CMOS
Competențe și aptitudini de utilizare a calculatorului	Windows, Microsoft Office
Permis(e) de conducere	B